

Chapitre 3:

Génération d'impulsion

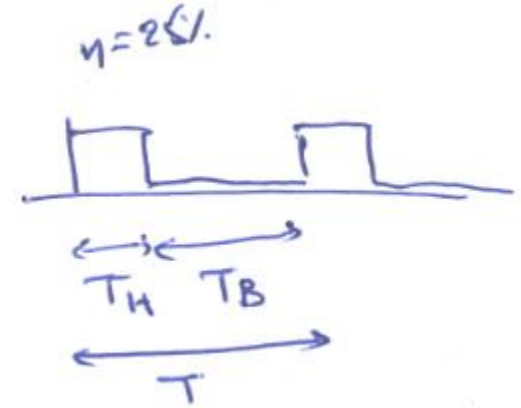
A.messaoudi

Définition

Générer une impulsion consiste à produire des variations de tension avec des caractéristiques de Forme, d'amplitude et de fréquence qui sont connues.

Pour une impulsion rectangulaire :

- 1- T_H : durée du 1 (Etat Haut)
- 2- T_B : durée du 0 (Etat Bas)

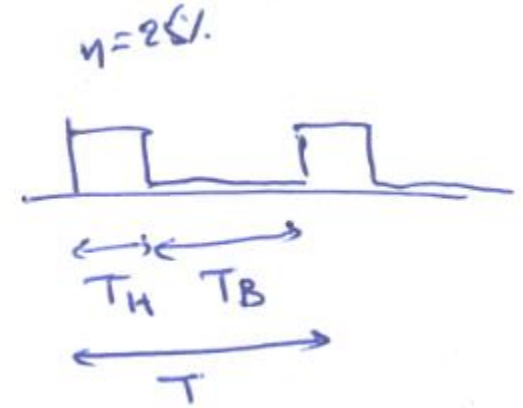


Définition

Générer une impulsion consiste à produire des variations de tension avec des caractéristiques de Forme, d'amplitude et de fréquence qui sont connues.

Pour une impulsion rectangulaire :

- 1- T_H : durée du 1 (Etat Haut)
- 2- T_B : durée du 0 (Etat Bas)



Connaissant T_H et T_B on peut déduire :

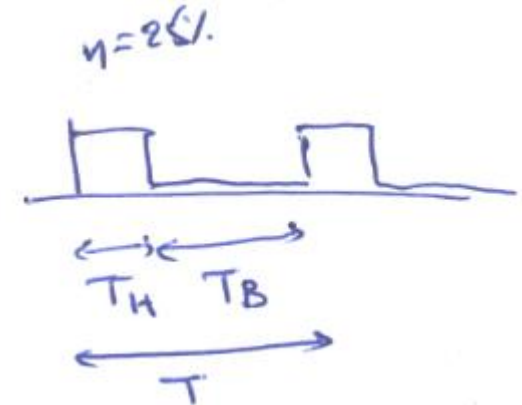
- 1- La fréquence : $f=1/(T_H+T_B)$
- 2- Le rapport cyclique : $n=100*T_H/(T_H+T_B)$
- 3- La valeur moyenne : $V_{moy} = n*V_{max}/100$

Définition

Générer une impulsion consiste à produire des variations de tension de tension avec des caractéristique de Forme, Amplitude et de fréquence sont connues :

Pour une impulsion rectangulaire :

- 1- T_H : durée du 1 (Etat Haut)
- 2- T_B : durée du 0 (Etat Bas)
- 3- Amplitude (Différence entre le niveau Haut et Bas)



Définition

Générer une impulsion consiste à produire des variations de tension de tension avec des caractéristique de Forme, Amplitude et de fréquence sont connues :

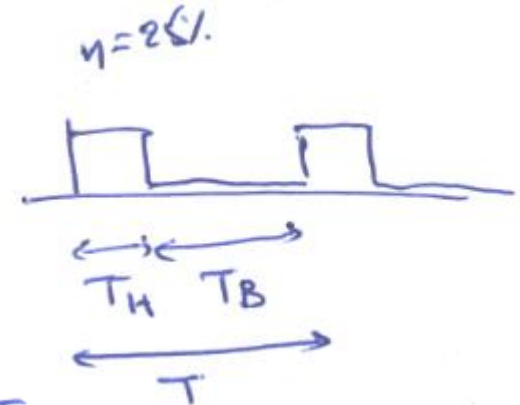
Pour une impulsion rectangulaire :

- 1- T_H : durée du 1 (Etat Haut)
- 2- T_B : durée du 0 (Etat Bas)
- 3- Amplitude (Différence entre le niveau Haut et Bas)

Connaissant T_H et T_B on peut déduire :

- 1- La fréquence
- 2- Le rapport cyclique :
- 3- La valeur moyennes

$$f = \frac{1}{T_H + T_B} \quad ; \quad \eta = \frac{T_H}{T_H + T_B}$$



Définition

Générer une impulsion consiste à produire des variations de tension de tension avec des caractéristique de Forme, Amplitude et de fréquence sont connues :

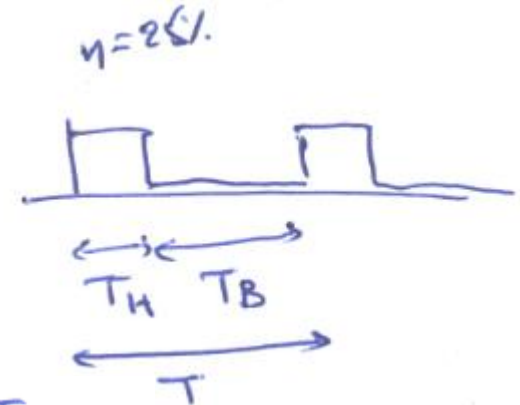
Pour une impulsion rectangulaire :

- 1- T_H : durée du 1 (Etat Haut)
- 2- T_B : durée du 0 (Etat Bas)
- 3- Amplitude (Différence entre le niveau Haut et Bas)

Connaissant T_H et T_B on peut déduire :

- 1- La fréquence
- 2- Le rapport cyclique :
- 3- La valeur moyennes

$$f = \frac{1}{T_H + T_B} \quad ; \quad \eta = \frac{T_H}{T_H + T_B}$$



D'une façon générale, on peut générer une impulsion par :

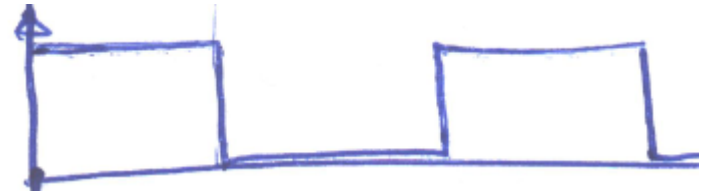
- 1- AOP
- 2- Timer (NE 555)
- 3- Portes logiques (4011 porte NAND)

D'une façon générale, on peut générer une impulsion par :

- 1- AOP
- 2- Timer (NE 555)
- 3- Portes logiques (4011 porte NAND)

Types d'impulsions:

- 1- Astable,

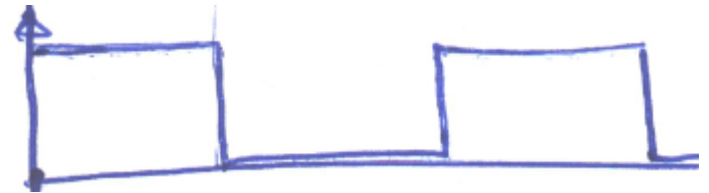


D'une façon générale, on peut générer une impulsion par :

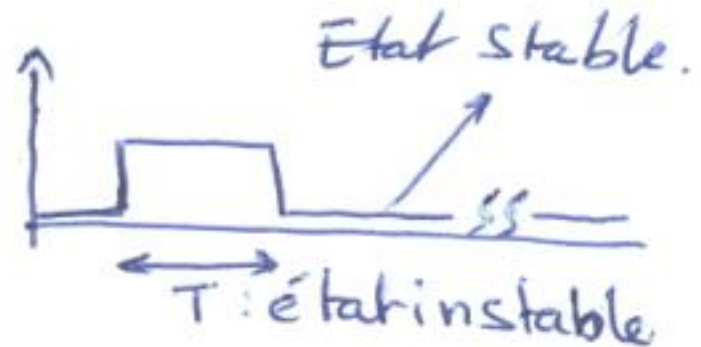
- 1- AOP
- 2- Timer (NE 555)
- 3- Portes logiques (4011 porte NAND)

Types d'impulsions:

1- Astable,



2- Monostable (un seul état stable)



La notion de temps en électronique utilise généralement le phénomène de la charge et de décharge d'un condensateur.

Pour cela, le plus souvent les montages de la génération de d'impulsions utilisent des condensateurs.

La charge et la décharge d'un condensateur suit **toujours** l'équation: $V_C = A + B \cdot e^{-t/\tau}$

Avec τ est la **constante de temps**.

Pour trouver les constantes A et B, on utilise conditions initiale et finale.

La charge et la décharge d'un condensateur suit **toujours** l'équation: $V_C = A + B \cdot e^{-t/\tau}$

Avec τ est la **constante de temps**.

Pour trouver les constantes A et B, on utilise conditions initiale et finale.

La charge:

La situation la plus rencontrée est : un condensateur C avec une charge initiale $V_B(t=0)$ qui se charge jusqu'à la tension $V_{CC}(t \rightarrow \infty)$.

$$\text{à } t=0 \ V_C = V_B : V_C = V_B = A + B \cdot e^{-\frac{0}{\tau}} \Rightarrow B = V_B - A$$

$$\text{à } t \rightarrow \infty \ V_C = V_{CC} : V_C = V_{CC} = A + B \cdot e^{-\frac{\infty}{\tau}} \Rightarrow A = V_{CC}$$

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau}}$$



La charge et la décharge d'un condensateur suit toujours l'équation: $V_C = A + B \cdot e^{-t/\tau}$

Avec τ est la constante de temps.

Pour trouver les constantes A et B, on utilise conditions initiale et finale.

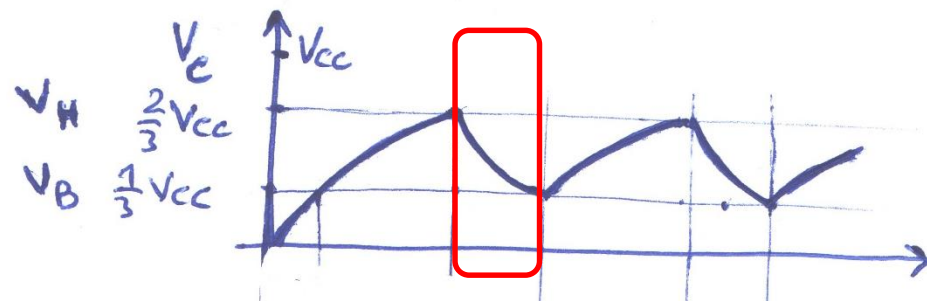
La décharge:

La situation la plus rencontrée est : un condensateur C avec une charge initiale $V_H(t=0)$ qui se décharge jusqu'à la tension $0V(t \rightarrow \infty)$.

$$\text{à } t=0 \ V_C = V_H : V_C = V_H = A + B \cdot e^{-\frac{0}{\tau}} \Rightarrow B = V_H - A$$

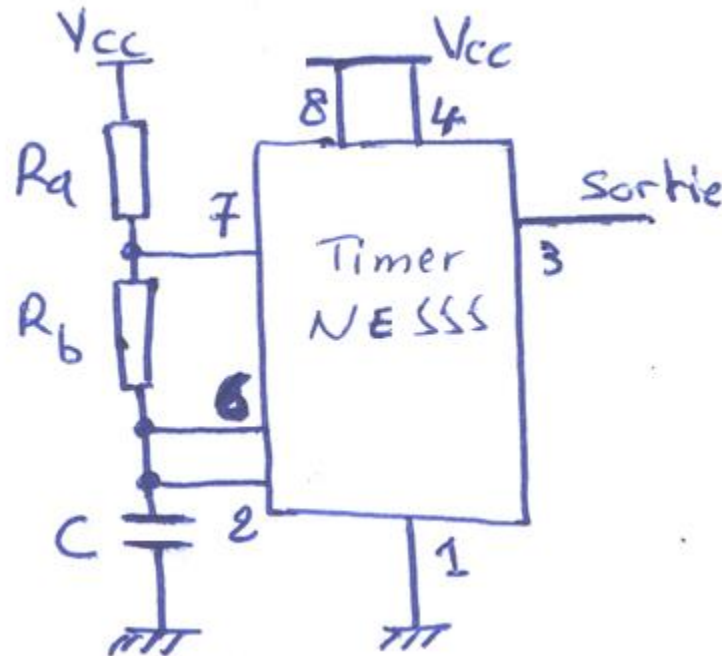
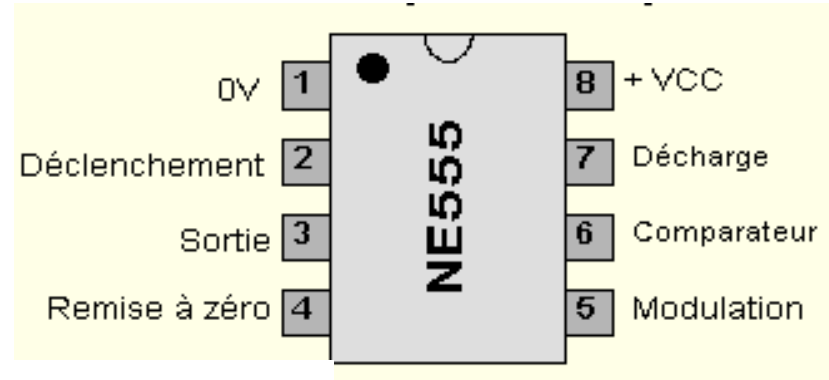
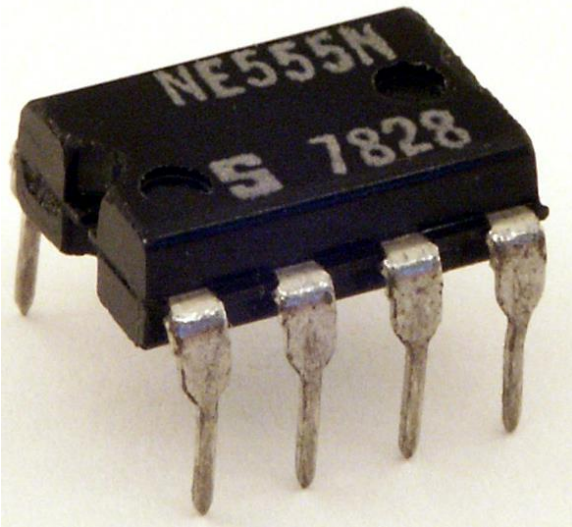
$$\text{à } t \rightarrow \infty \ V_C = 0 : V_C = 0 = A + B \cdot e^{-\frac{\infty}{\tau}} \Rightarrow A = 0$$

$$V_C = V_H \cdot e^{-\frac{t}{\tau}}$$



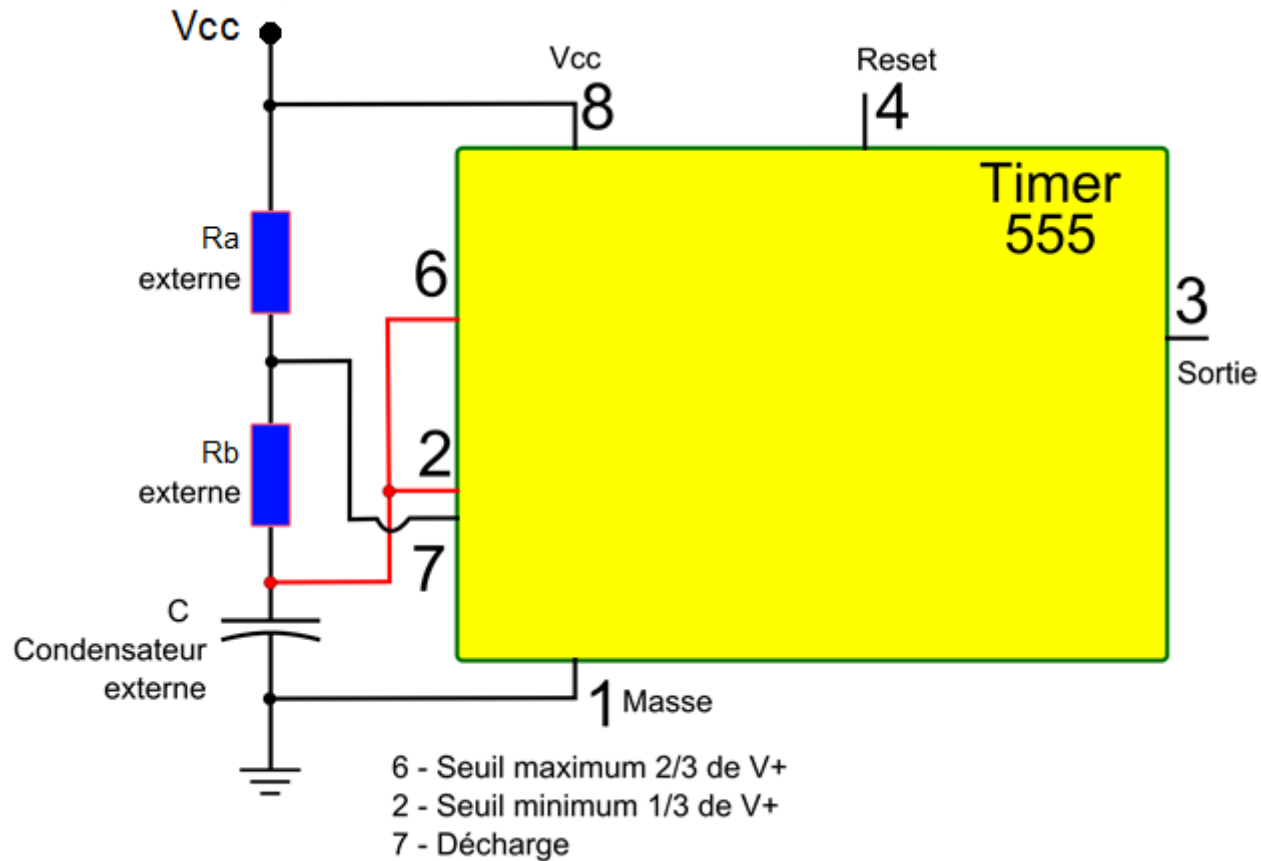
1- Astable Avec le TIMER NE 555:

Le TIMER NE 555 est un circuit intégré très connu en électronique permet de réaliser des dizaines de montages de temporisation.



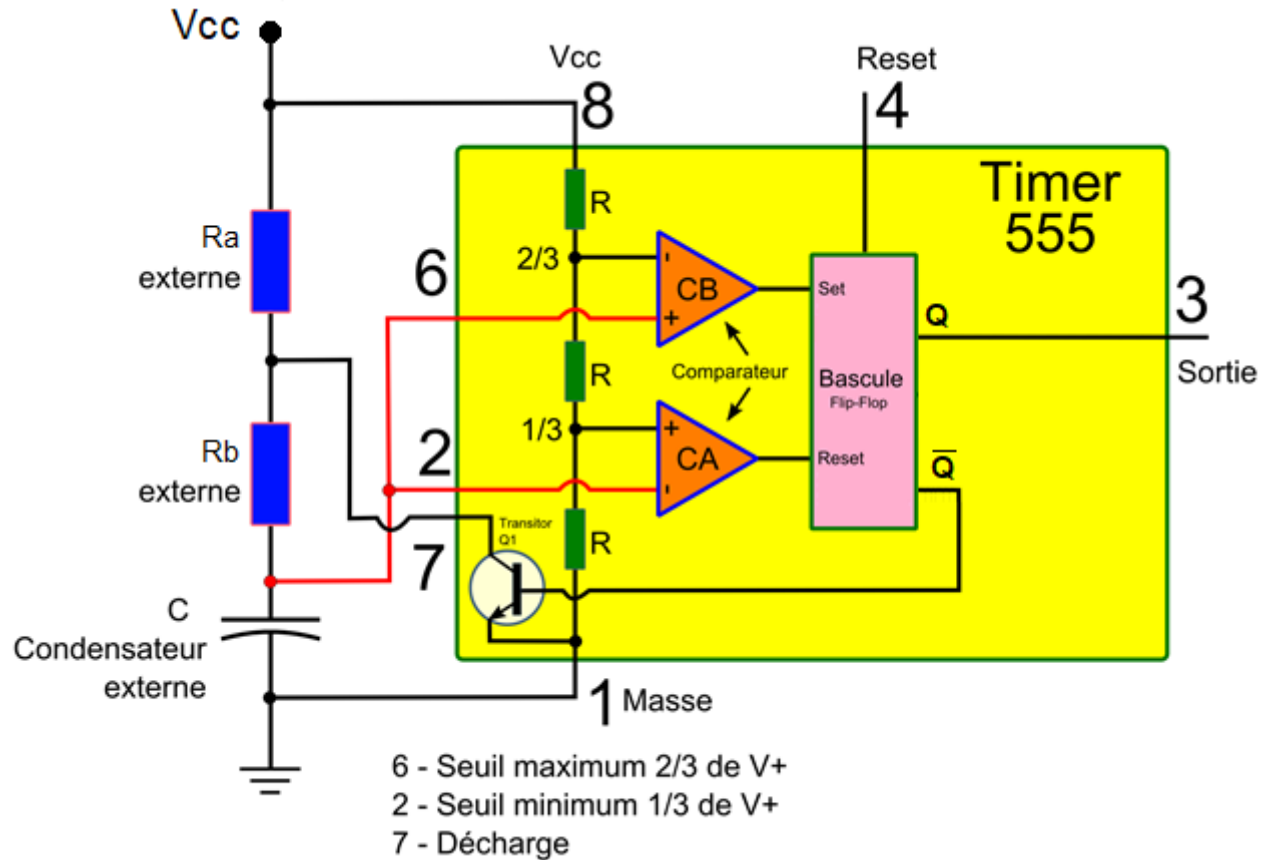
1- Astable Avec le TIMER NE 555:

Montage



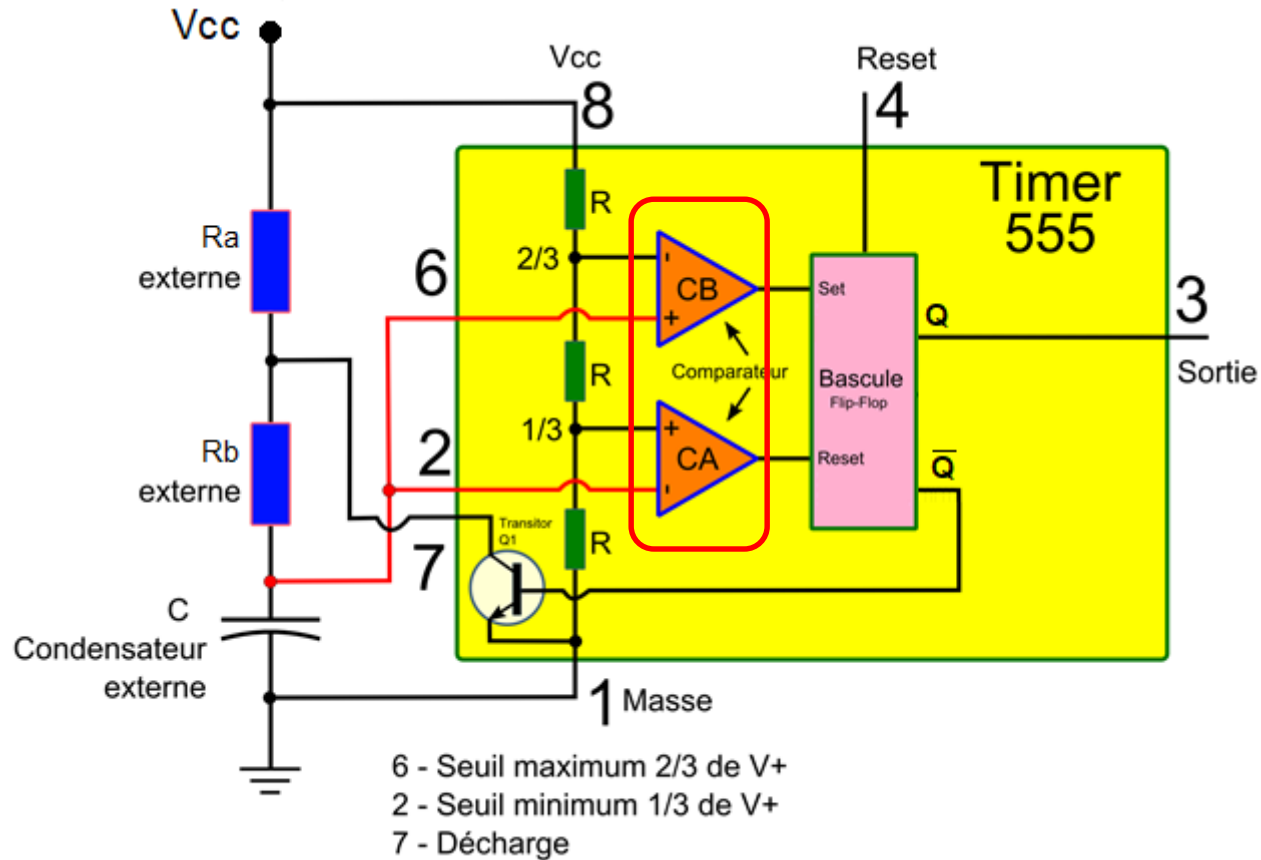
1- Astable Avec le TIMER NE 555:

Montage



1- Astable Avec le TIMER NE 555:

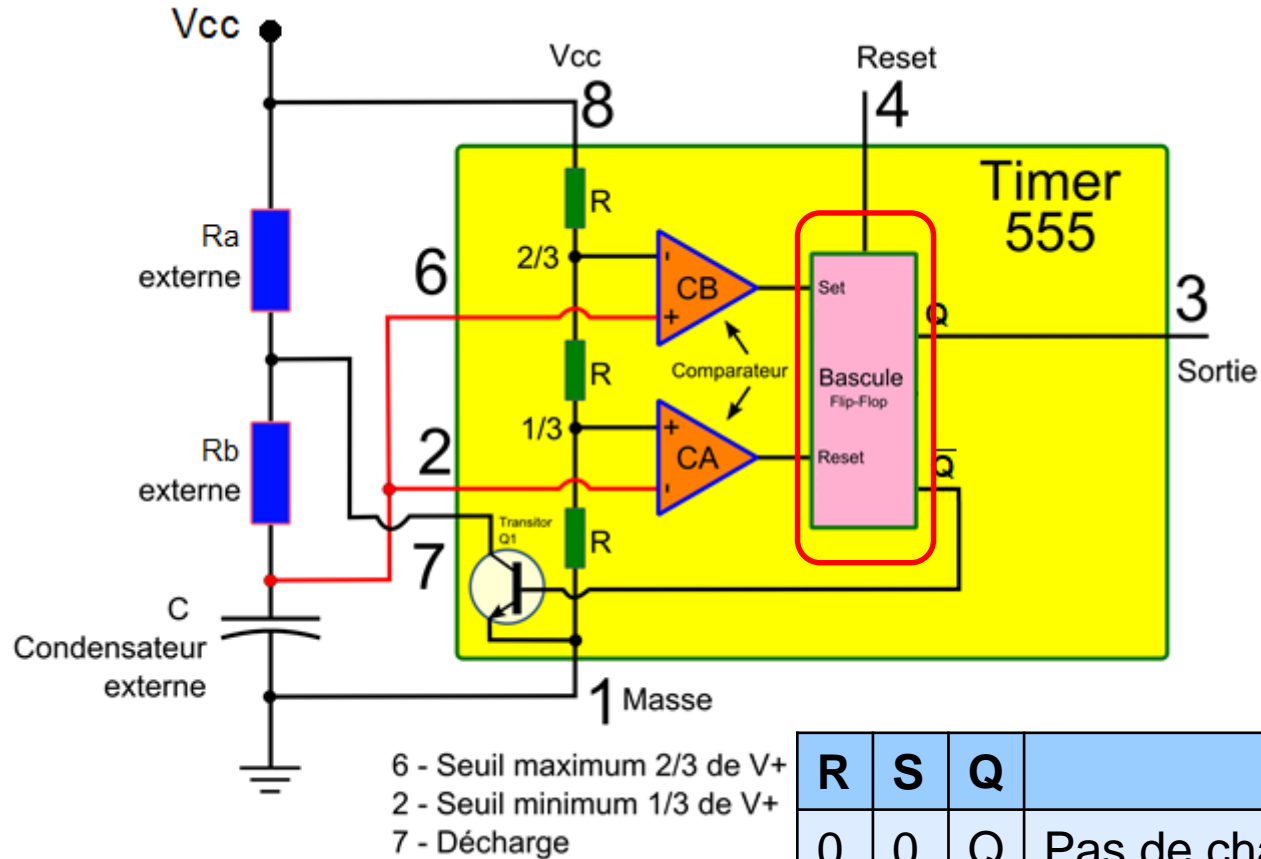
Montage



Les seuils de basculement sont : $V_{cc}/3$ et $2V_{cc}/3$

1- Astable Avec le TIMER NE 555:

Montage



La bascule R (RESET) et S (SET)

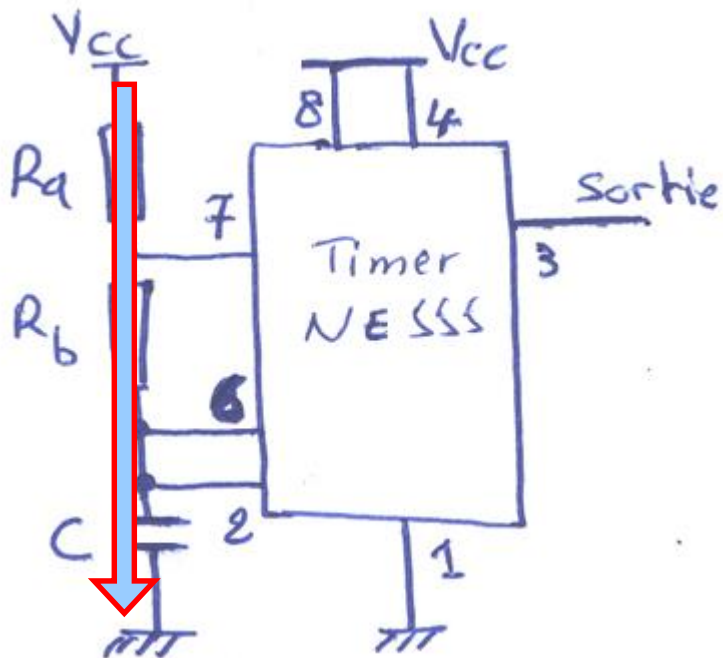
R	S	Q	
0	0	Q	Pas de changement
0	1	1	Mettre à 1 (V_{cc})
1	0	0	Mettre à 0 (décharge)
1	1	X	N'arrive jamais

1- Avec le TIMER NE 555:

Fonctionnement:

La charge de la capacité C se fait à travers les R_a+R_b

$$\text{donc : } \tau = (R_a+R_b) \cdot C$$



1- Avec le TIMER NE 555:

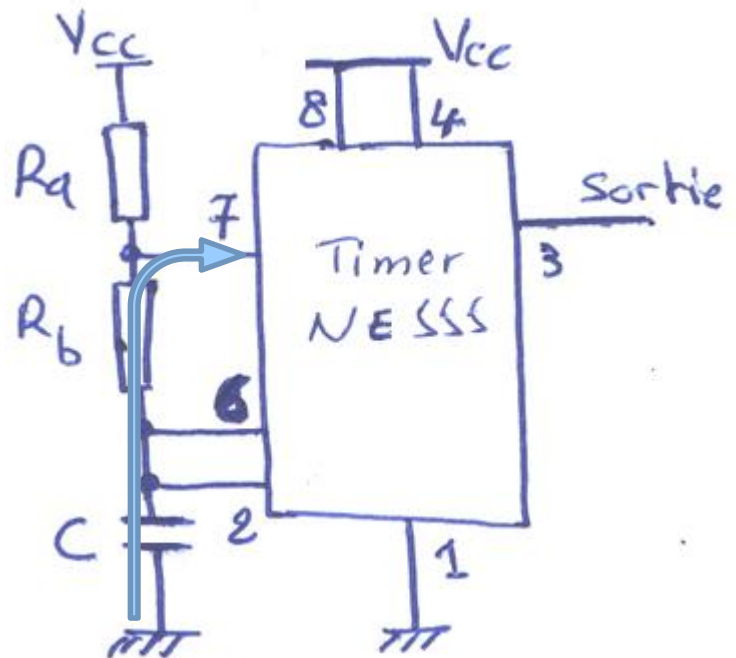
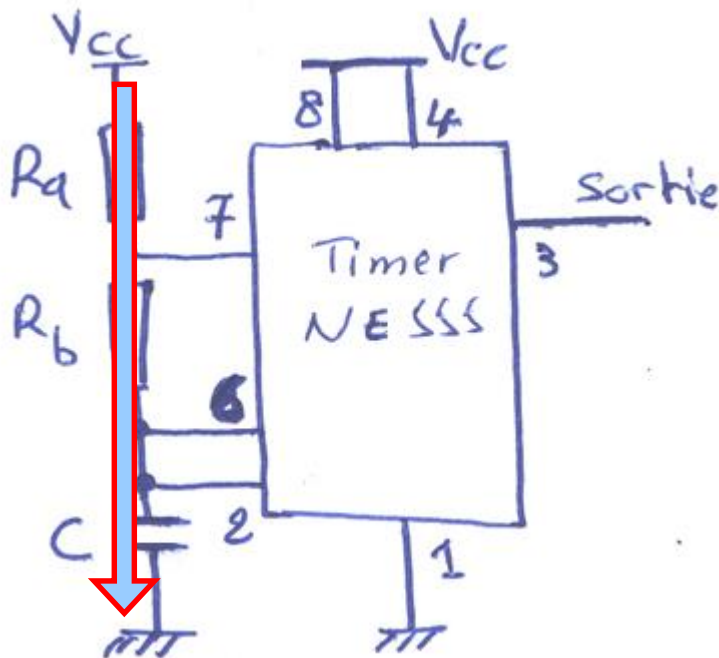
Fonctionnement:

La charge de la capacité C se fait à travers les $R_a + R_b$

$$\text{donc : } \tau = (R_a + R_b) \cdot C$$

La décharge de la capacité C se fait à travers R_b

$$\text{donc : } \tau = R_b \cdot C$$



Le condensateur C est initialement déchargé $V_c=0$. Il se charge de $0V$ jusqu'à $V_{CC}/3$ (le seuil de basculement du 1^{er} comparateur du NE555)

- La sortie du comparateur1 $V_{s1} = 1$

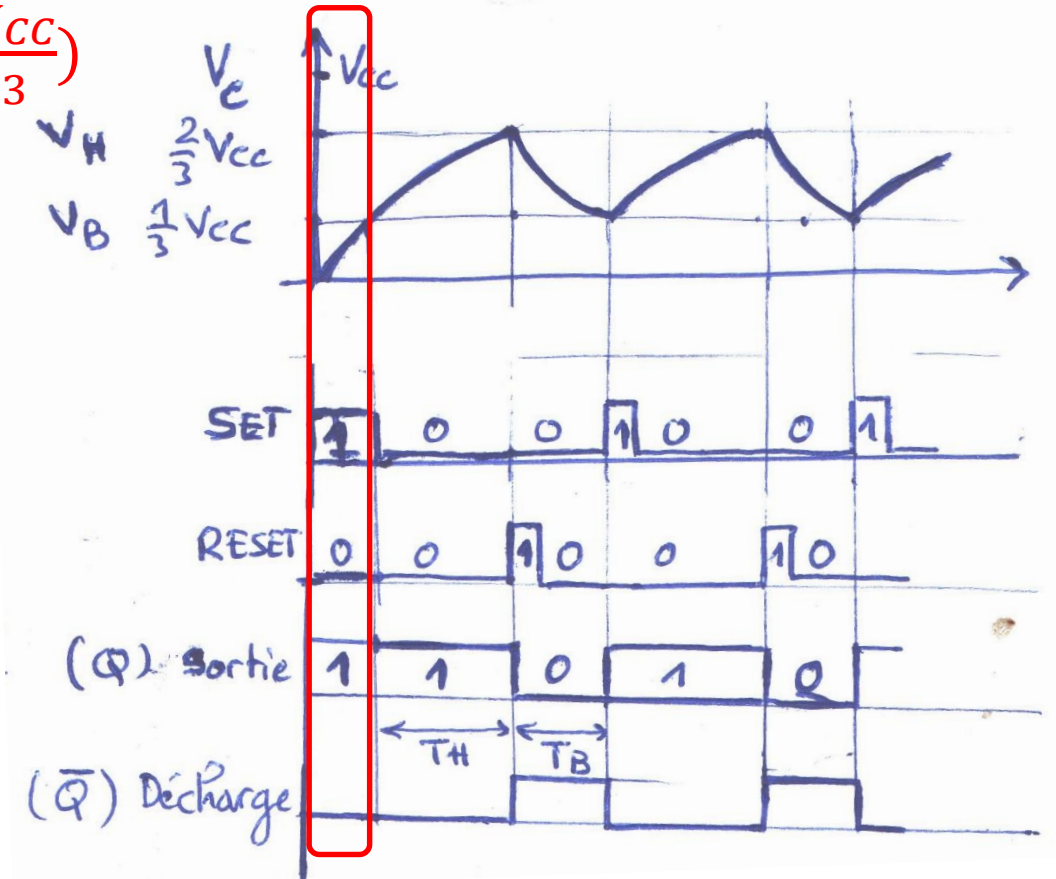
car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_c (< \frac{V_{CC}}{3})$

→ L'entrée SET est 1

- La sortie du comparateur2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_c (< \frac{V_{CC}}{3})$

→ L'entrée RESET est 0



Le condensateur C est initialement déchargé $V_c=0$. Il se charge de $0V$ jusqu'à $V_{CC}/3$ (le seuil de basculement du 1^{er} comparateur du NE555)

- La sortie du comparateur1 $V_{s1} = 1$

car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_c (< \frac{V_{CC}}{3})$

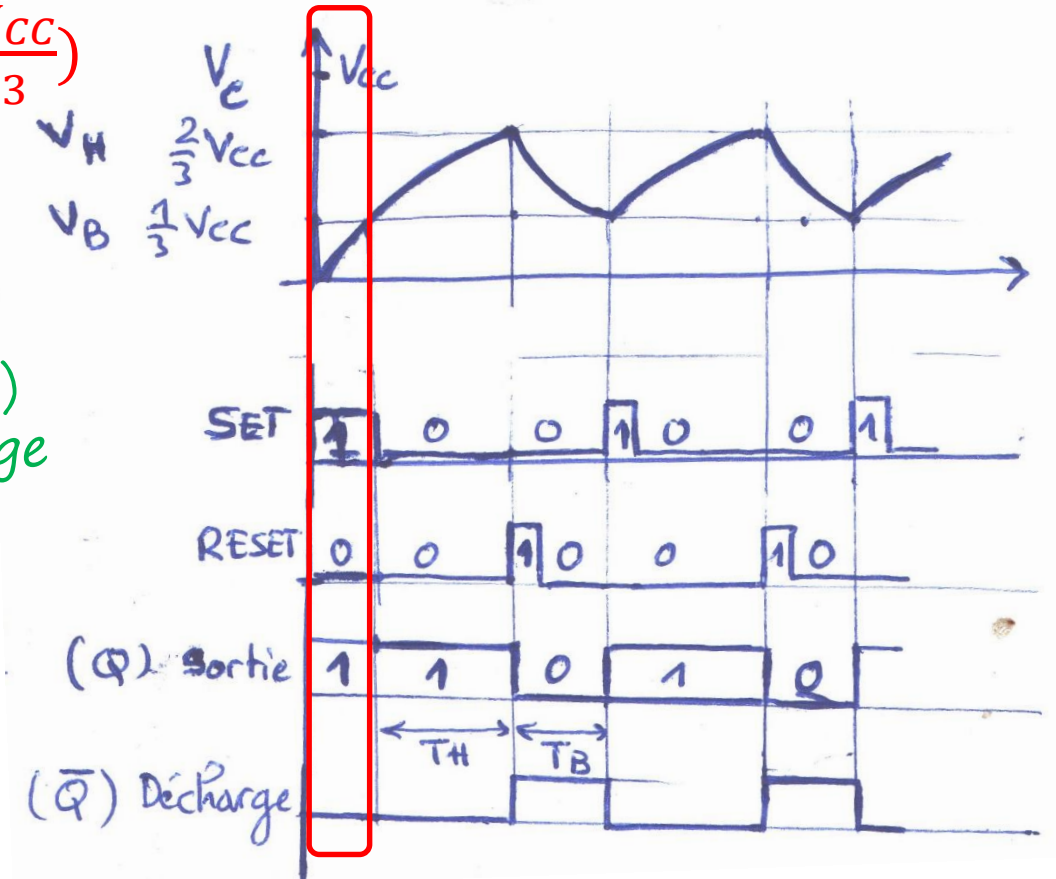
→ L'entrée SET est 1

- La sortie du comparateur2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_c (< \frac{V_{CC}}{3})$

→ L'entrée RESET est 0

⇒ La sortie Q est à 1 (V_{CC})
 ⇒ le condensateur se charge à travers $R_a + R_b$



Le condensateur C continue à se chargé jusqu'à $2V_{CC}/3$ (le seuil de basculement du 2^{ème} comparateur du NE555)

- La sortie du comparateur1 $V_{s1} = 0$

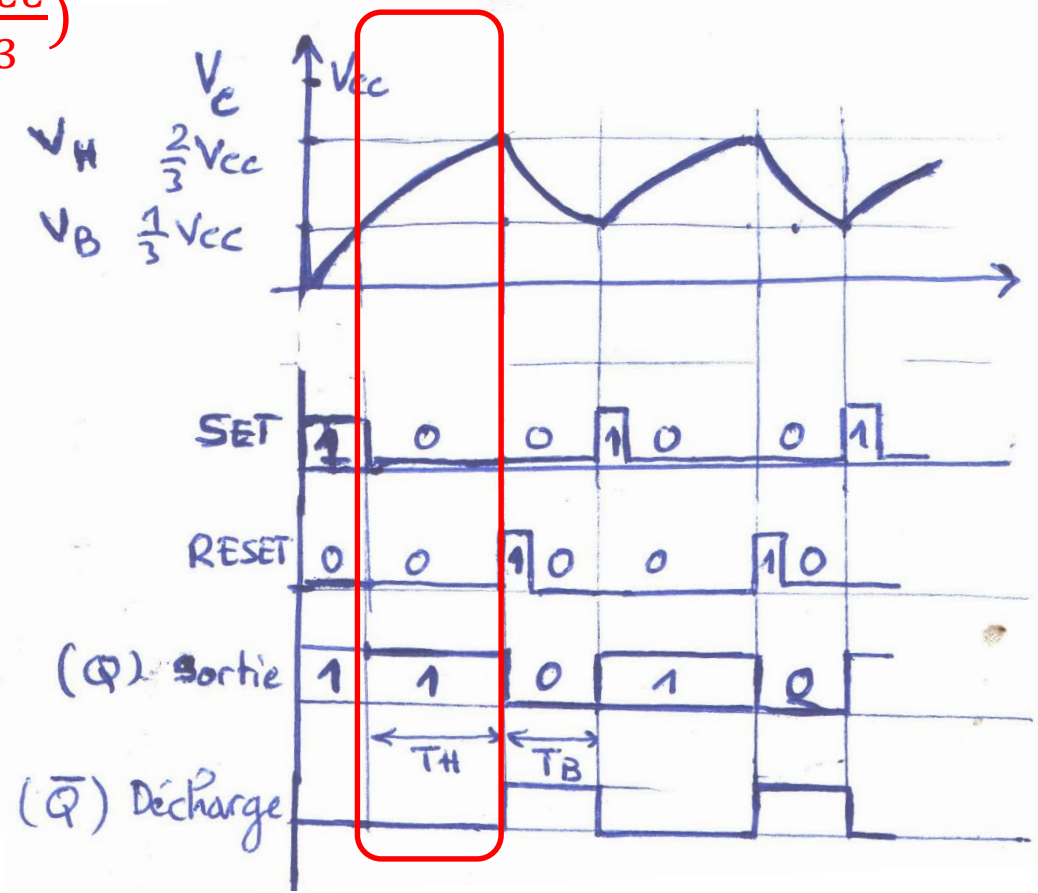
car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_c (> \frac{V_{CC}}{3})$

→ L'entrée SET est 0

- La sortie du comparateur2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_c (< \frac{V_{CC}}{3})$

→ L'entrée RESET est 0



Le condensateur C continue à se chargé jusqu'à $2V_{CC}/3$ (le seuil de basculement du 2^{ème} comparateur du NE555)

- La sortie du comparateur1 $V_{s1} = 0$

car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (> \frac{V_{CC}}{3})$

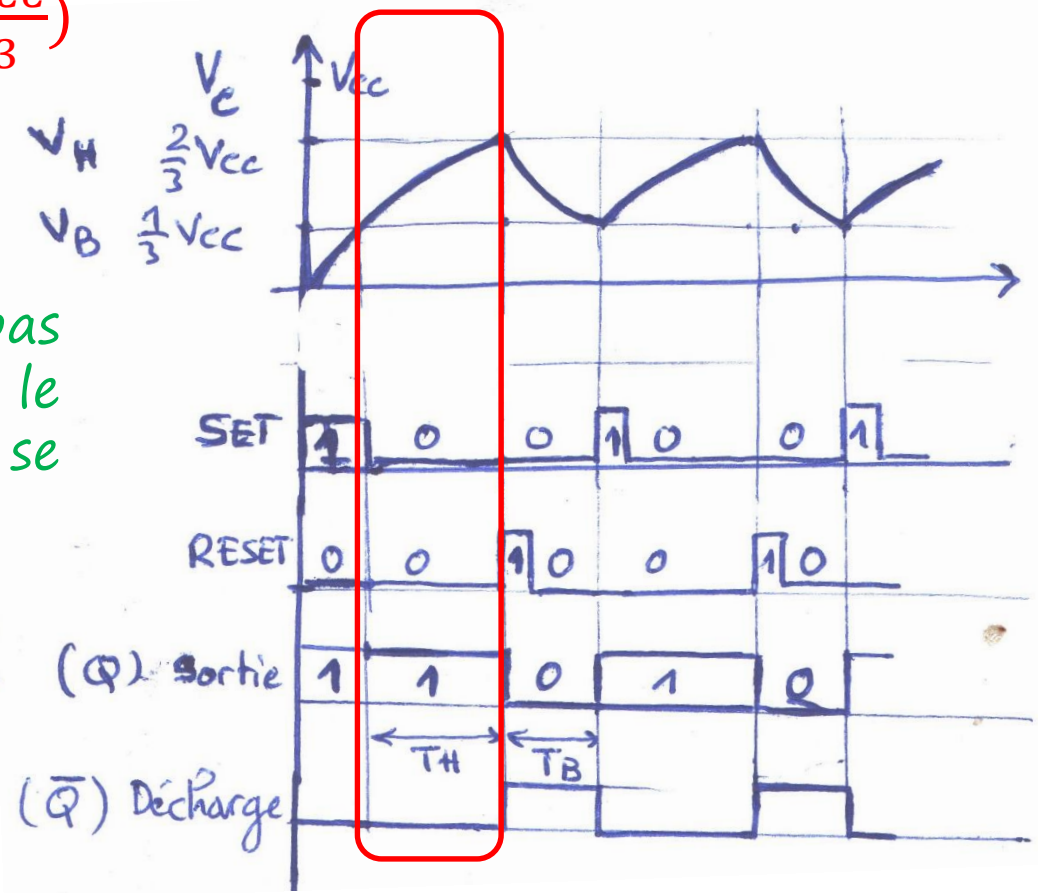
→ L'entrée SET est 0

- La sortie du comparateur2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (< \frac{V_{CC}}{3})$

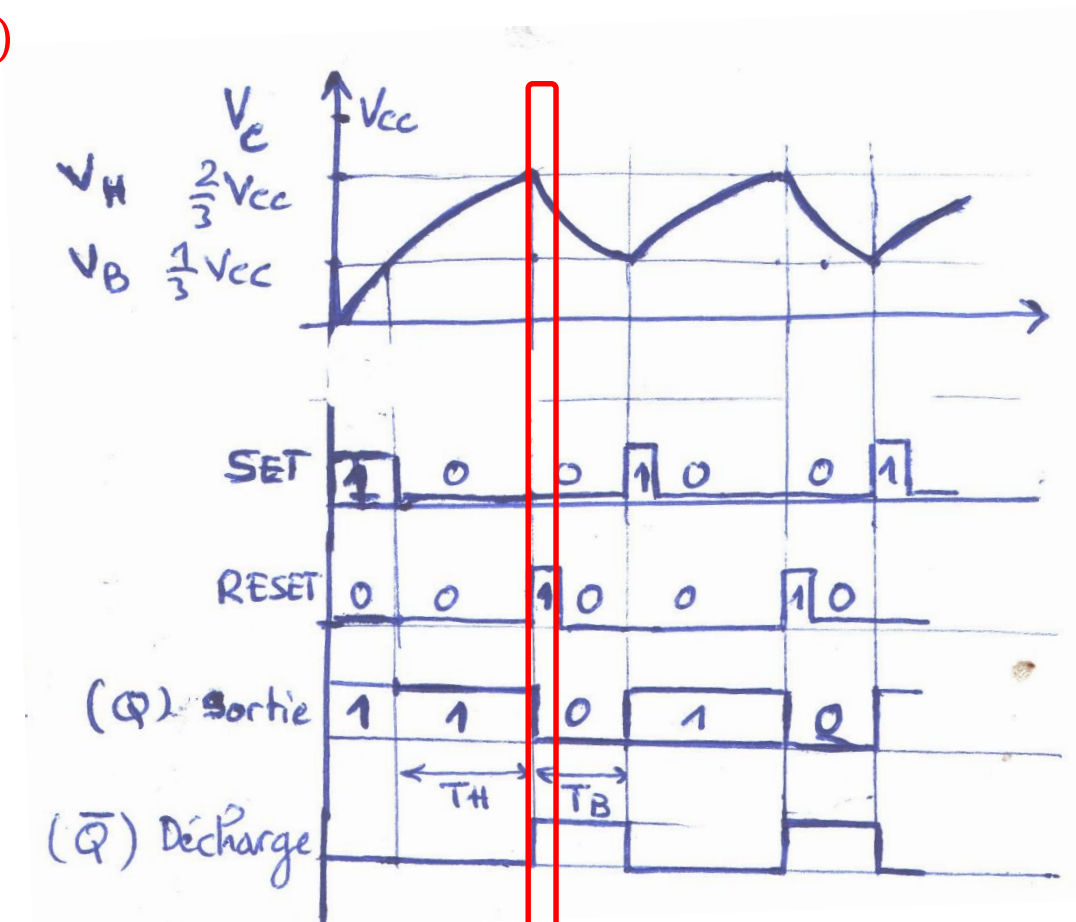
→ L'entrée RESET est 0

⇒ La sortie Q ne change pas et reste à 1 ⇒ le condensateur continu à se chargé à travers $R_a + R_b$



Le tension du condensateur C est juste à peine $>$ à $2V_{CC}/3$

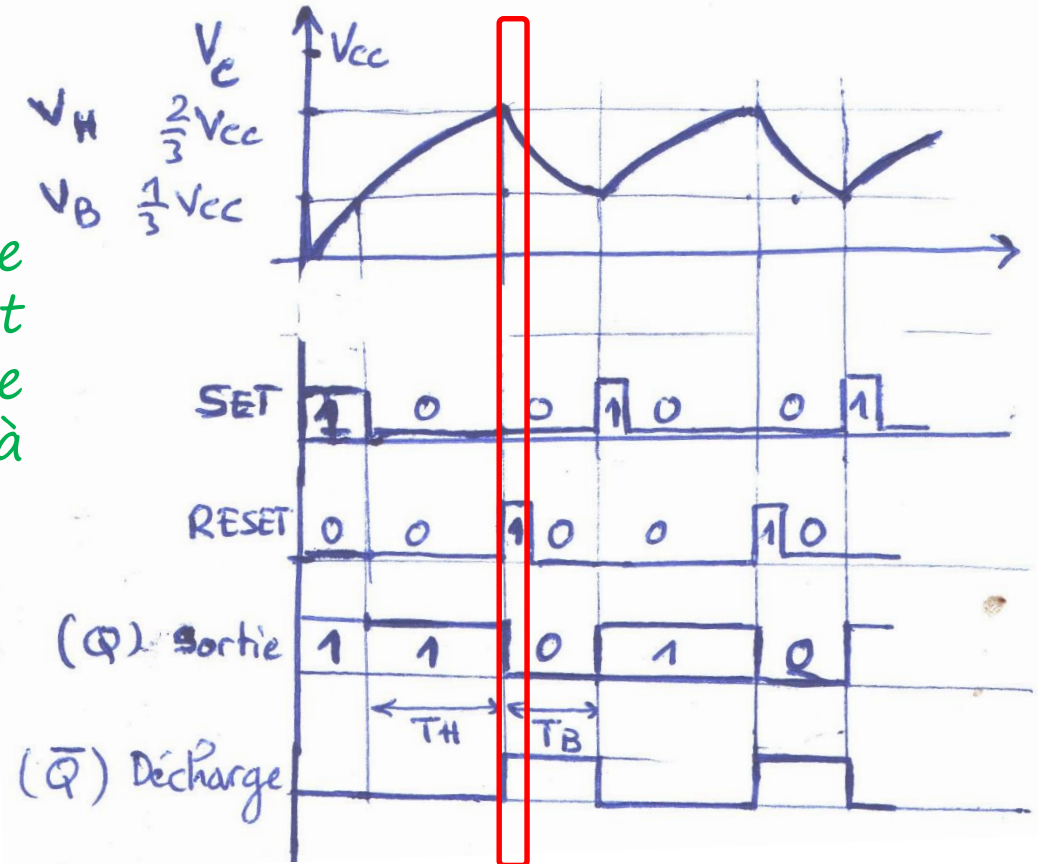
- La sortie du comparateur1 $V_{s1} = 0$
car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (= \frac{2V_{CC}}{3})$
→ L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 1$
car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{2V_{CC}}{3})$
→ L'entrée RESET est 1



Le tension du condensateur C est juste à peine > à $2V_{CC}/3$

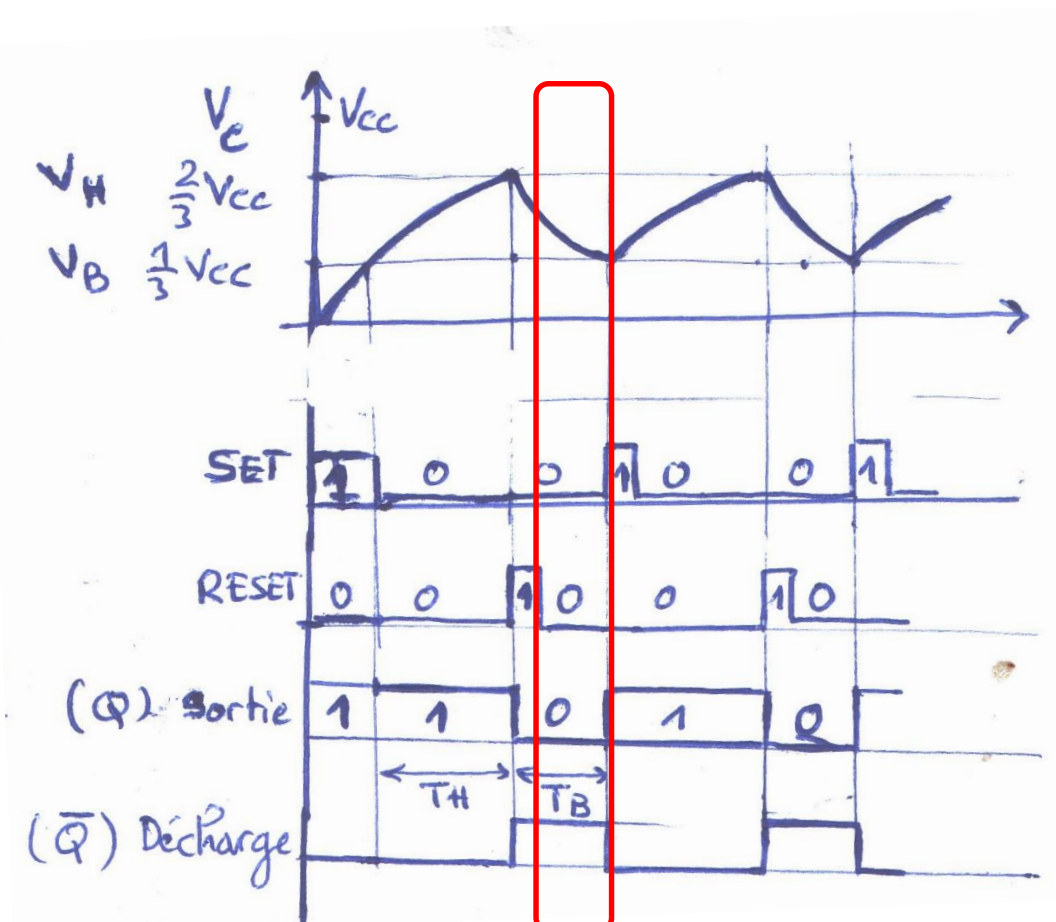
- La sortie du comparateur1 $V_{s1} = 0$
 car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (= \frac{2V_{CC}}{3})$
 → L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 1$
 car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{2V_{CC}}{3})$
 → L'entrée RESET est 1

⇒ La sortie Q est à 0 (le transistor de déchargement est activé) ⇒ le condensateur se décharge à travers R_b



Le tension du condensateur C est $< 2V_{CC}/3$

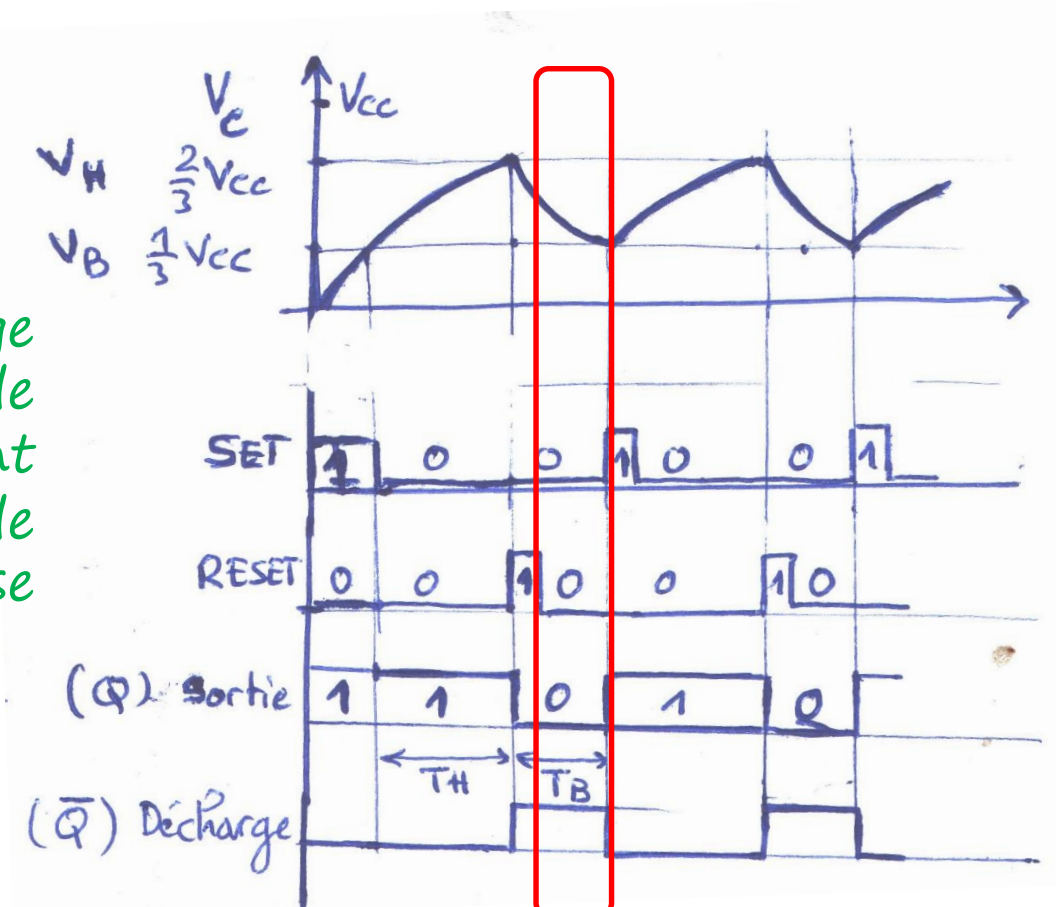
- La sortie du comparateur1 $V_{s1} = 0$
 car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (= \frac{2V_{CC}}{3})$
 → L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 0$
 car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{2V_{CC}}{3})$
 → L'entrée RESET est 0



Le tension du condensateur C est $< 2V_{CC}/3$

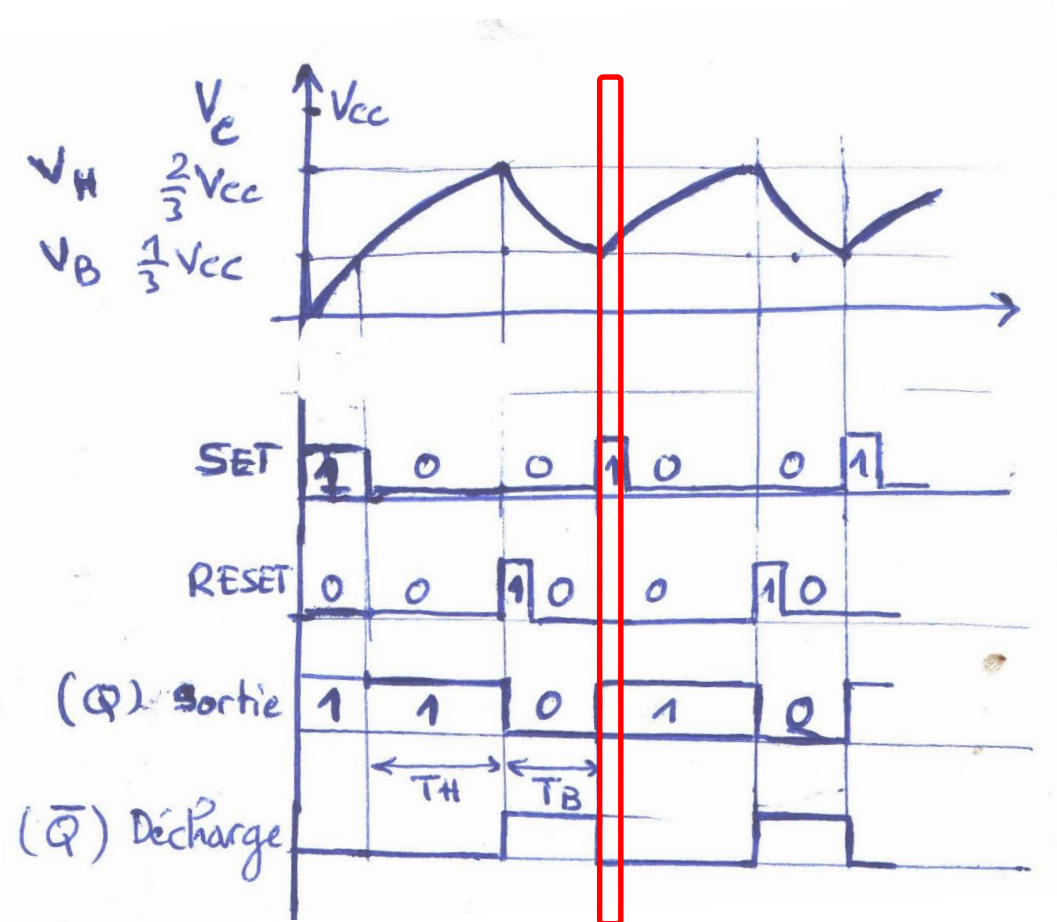
- La sortie du comparateur1 $V_{s1} = 0$
 car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (= \frac{2V_{CC}}{3})$
 → L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 0$
 car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{2V_{CC}}{3})$
 → L'entrée RESET est 0

⇒ La sortie Q ne change pas et reste à 0 (le transistor de déchargement est toujours activé) ⇒ le condensateur continu à se déchargé à travers R_b



Le tension du condensateur C est juste à peine $< V_{CC}/3$

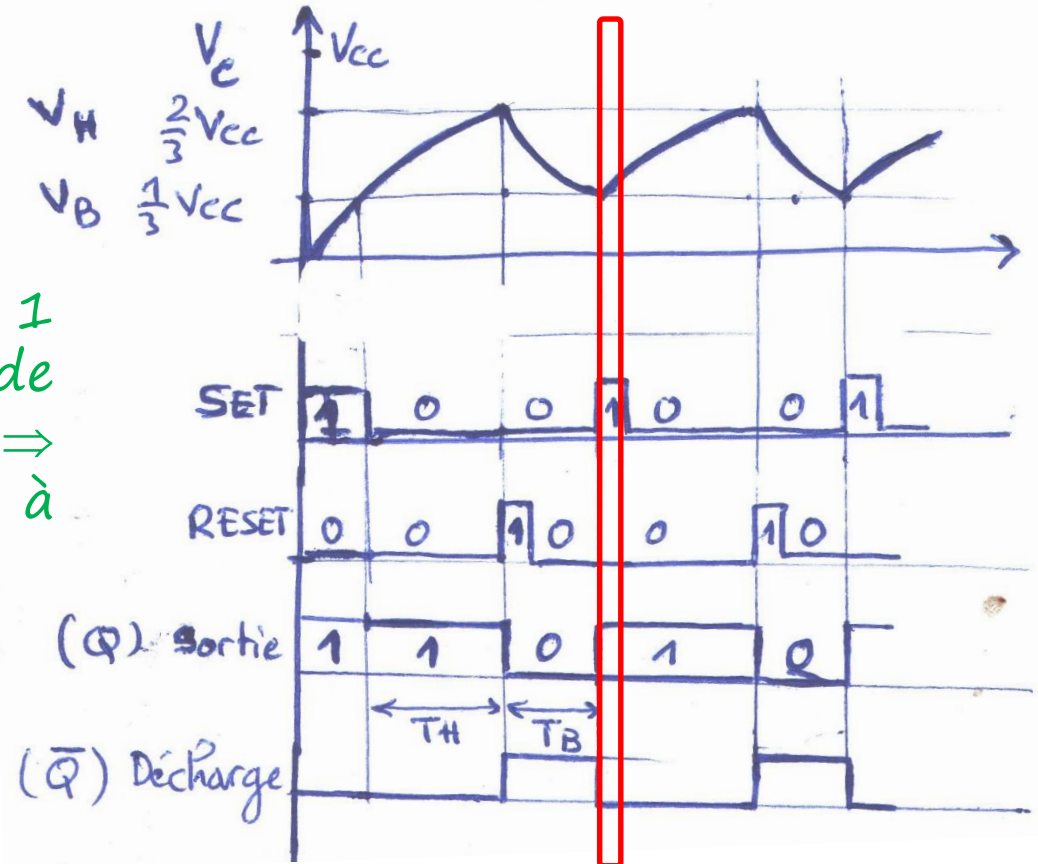
- La sortie du comparateur1 $V_{s1} = 1$
 car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (< \frac{V_{CC}}{3})$
 → L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 0$
 car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (< \frac{V_{CC}}{3})$
 → L'entrée RESET est 0



Le tension du condensateur C est juste à peine $< V_{CC}/3$

- La sortie du comparateur1 $V_{s1} = 1$
 car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (< \frac{V_{CC}}{3})$
 → L'entrée SET est 0
- La sortie du comparateur2 $V_{s2} = 0$
 car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (< \frac{V_{CC}}{3})$
 → L'entrée RESET est 0

⇒ La sortie Q est mise à 1
 (le transistor de déchargement est bloqué) ⇒
 le condensateur se charge à
 travers $R_a + R_b$



Le condensateur C est initialement chargé $V_C = V_B = V_{CC}/3$ Il se charge de V_B jusqu'à $2V_{CC}/3$ (le seuil de basculement du 2^{ème} comparateur du NE555)

- La sortie du comparateur 1 $V_{s1} = 0$

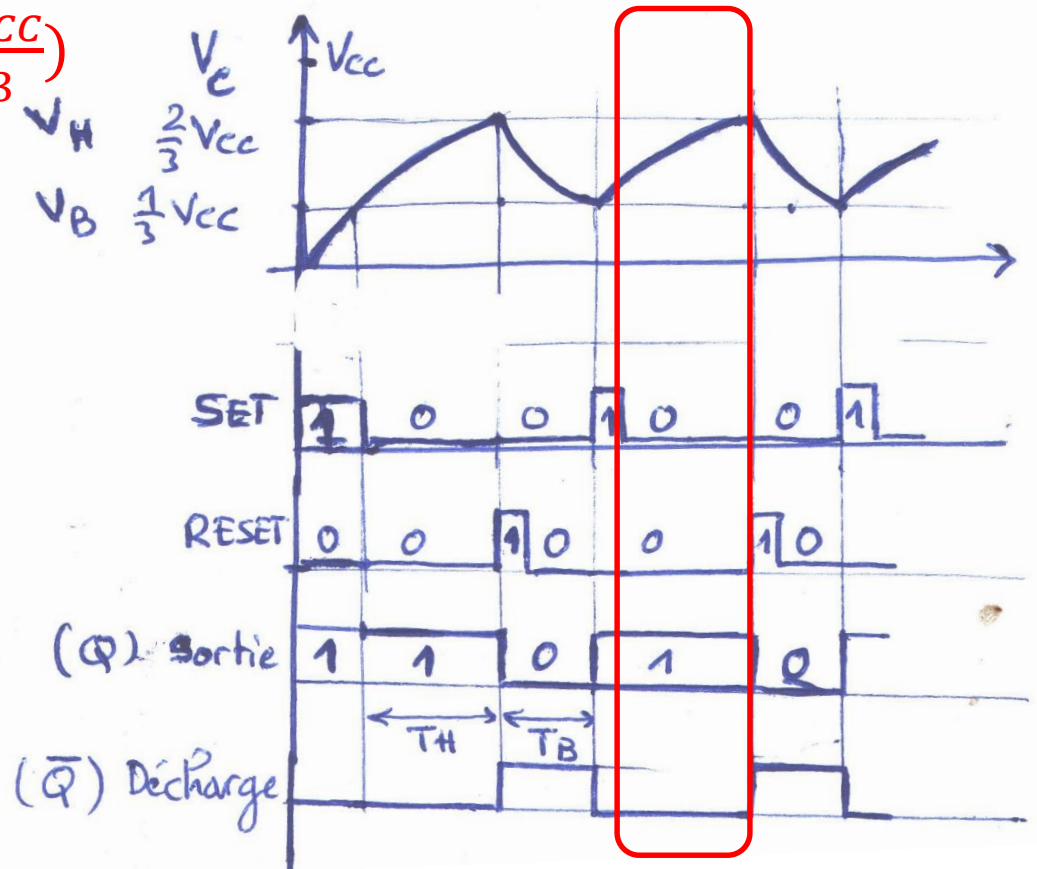
car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (> \frac{V_{CC}}{3})$

⇒ L'entrée SET est 1

- La sortie du comparateur 2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{V_{CC}}{3})$

⇒ L'entrée RESET est 0



Le condensateur C est initialement chargé $V_C = V_B = V_{CC}/3$ Il se charge de V_B jusqu'à $2V_{CC}/3$ (le seuil de basculement du 2^{ème} comparateur du NE555)

- La sortie du comparateur 1 $V_{s1} = 0$

car $V_{e1}^+ (= \frac{V_{CC}}{3}) < V_C (> \frac{V_{CC}}{3})$

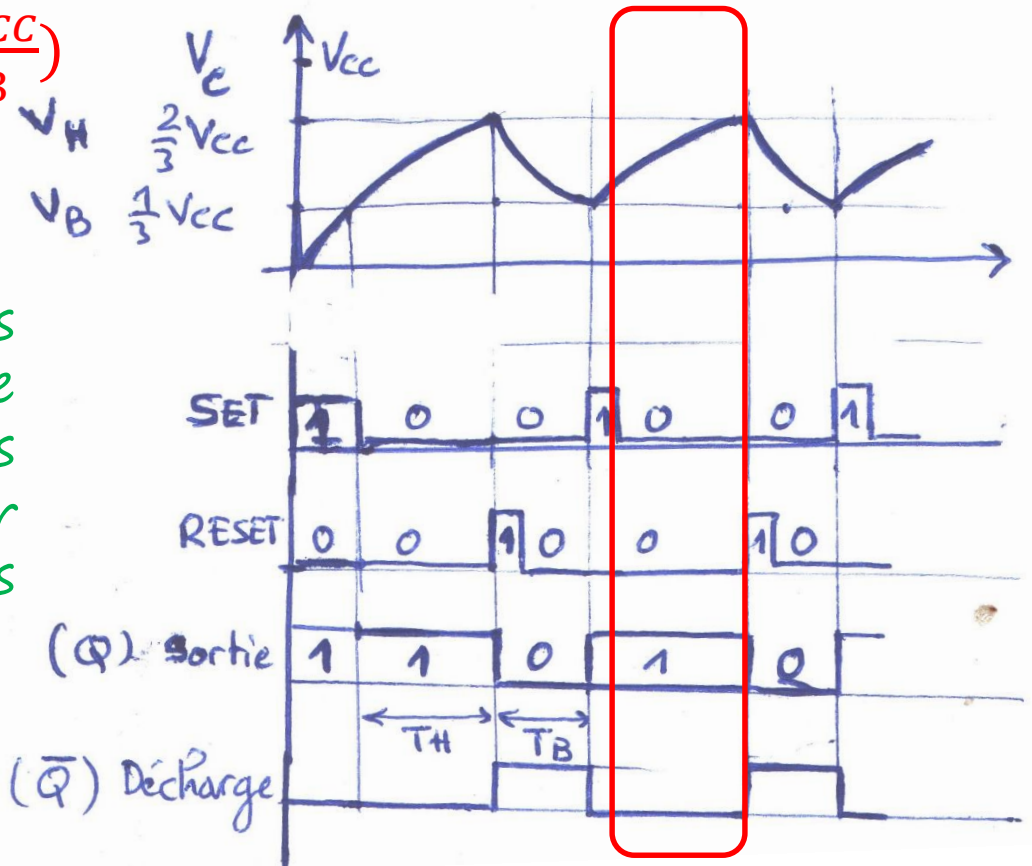
⇒ L'entrée SET est 1

- La sortie du comparateur 2 $V_{s2} = 0$

car $V_{e2}^- (= \frac{2V_{CC}}{3}) < V_C (> \frac{V_{CC}}{3})$

⇒ L'entrée RESET est 0

⇒ La sortie Q ne change pas et reste à 1 (le transistor de déchargement est toujours bloqué) ⇒ le condensateur continu à se charger à travers $R_a + R_b$



et le cycle se répète

La charge:

Le condensateur C avec une charge initiale $V_B(t=0)$ qui se charge jusqu'à la tension $V_{CC}(t \rightarrow \infty)$ à travers $R_a + R_b$

$$\text{à } t=0 \ V_C = V_B = V_{CC}/3 : V_C = V_B = A + B \cdot e^{-\frac{0}{\tau_1}} \Rightarrow B = V_B - A$$

$$\text{à } t \rightarrow \infty \ V_C = V_{CC} : V_C = V_{CC} = A + B \cdot e^{-\frac{\infty}{\tau_1}} \Rightarrow A = V_{CC}$$

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau_1}}$$

La charge:

Le condensateur C avec une charge initiale $V_{B(t=0)}$ qui se charge jusqu'à la tension $V_{CC(t \rightarrow \infty)}$ à travers $R_a + R_b$

$$\text{à } t=0 \ V_C = V_B = V_{CC}/3: V_C = V_B = A + B \cdot e^{-\frac{0}{\tau_1}} \Rightarrow B = V_B - A$$

$$\text{à } t \rightarrow \infty \ V_C = V_{CC}: V_C = V_{CC} = A + B \cdot e^{-\frac{\infty}{\tau_1}} \Rightarrow A = V_{CC}$$

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau_1}}$$

Calcul du temps T_H pour aller de V_B à V_H

$$V_B = \frac{V_{CC}}{3} \text{ et } V_H = \frac{2V_{CC}}{3}$$

$$V_H = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{T_H}{\tau_1}} \Rightarrow e^{-\frac{T_H}{\tau_1}} = \frac{V_{CC} - V_H}{V_{CC} - V_B}$$

$$\Rightarrow T_H = -\tau_1 \cdot \ln\left(\frac{V_{CC} - V_H}{V_{CC} - V_B}\right)$$

$$\Rightarrow T_H = \tau_1 \cdot \ln(2) = (R_a + R_b) \cdot C \cdot \ln(2)$$

La décharge:

Le condensateur C avec une charge initiale $V_{H(t=0)}$ qui se décharge jusqu'à la tension $0V_{(t \rightarrow \infty)}$ à travers R_b

$$\text{à } t=0 \ V_C = V_H = 2V_{CC}/3: V_C = V_H = A + B \cdot e^{-\frac{0}{\tau_2}} \Rightarrow B = V_H - A$$

$$\text{à } t \rightarrow \infty \ V_C = 0: V_C = 0 = A + B \cdot e^{-\frac{\infty}{\tau_2}} \Rightarrow A = 0$$

$$V_C = V_H \cdot e^{-\frac{t}{\tau_2}}$$

La décharge:

Le condensateur C avec une charge initiale $V_{H(t=0)}$ qui se décharge jusqu'à la tension $0V_{(t \rightarrow \infty)}$ à travers R_b

$$\text{à } t=0 \quad V_C = V_H = 2V_{CC}/3: V_C = V_H = A + B \cdot e^{-\frac{0}{\tau_2}} \Rightarrow B = V_H - A$$

$$\text{à } t \rightarrow \infty \quad V_C = 0: V_C = 0 = A + B \cdot e^{-\frac{\infty}{\tau_2}} \Rightarrow A = 0$$

$$V_C = V_H \cdot e^{-\frac{t}{\tau_2}}$$

Calcul du temps T_B pour aller de V_H à V_B

$$V_H = \frac{2V_{CC}}{3} \text{ et } V_B = \frac{V_{CC}}{3}$$

$$V_B = V_H \cdot e^{-\frac{T_B}{\tau_2}} \Rightarrow e^{-\frac{T_B}{\tau_2}} = \frac{V_B}{V_H}$$

$$\Rightarrow T_B = -\tau_2 \cdot \ln\left(\frac{V_B}{V_H}\right) \Rightarrow T_B = \tau_2 \cdot \ln(2) = R_b \cdot C \cdot \ln(2)$$

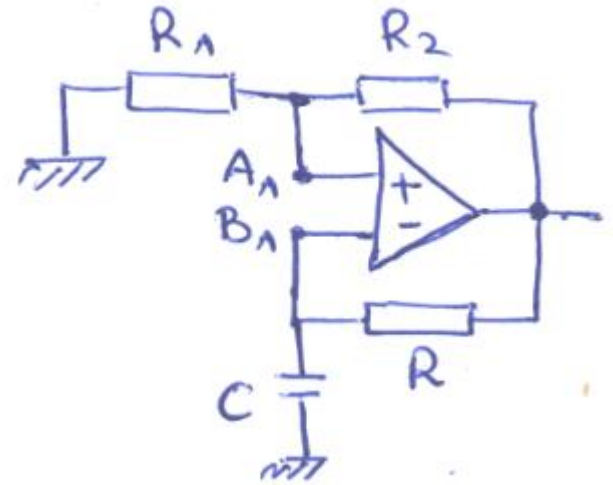
$$\text{Donc } \Rightarrow T = T_H + T_B = (R_a + 2R_b) \cdot C \cdot \ln(2)$$

2- Astable Avec AOP

On remarque qu'on a un bouclage sur le positif ce qui donne une sortie qui n'est pas stable $+V_{CC}$ puis $-V_{CC}$ (astable).

$$V_{A1} = V_H = + \frac{R_1}{R_1 + R_2} V_{CC}$$

$$V_{A1} = V_B = - \frac{R_1}{R_1 + R_2} V_{CC}$$

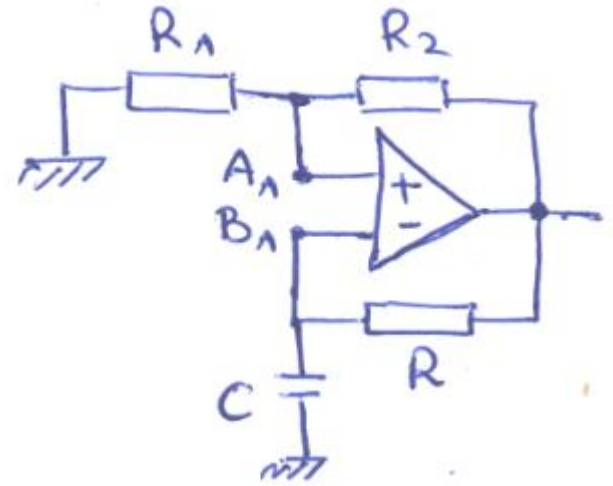


2- Astable Avec AOP

On remarque qu'on a un bouclage sur le positif ce qui donne une sortie qui n'est pas stable $+V_{CC}$ puis $-V_{CC}$ (astable).

$$V_{A1} = V_H = + \frac{R_1}{R_1 + R_2} V_{CC}$$

$$V_{A1} = V_B = - \frac{R_1}{R_1 + R_2} V_{CC}$$



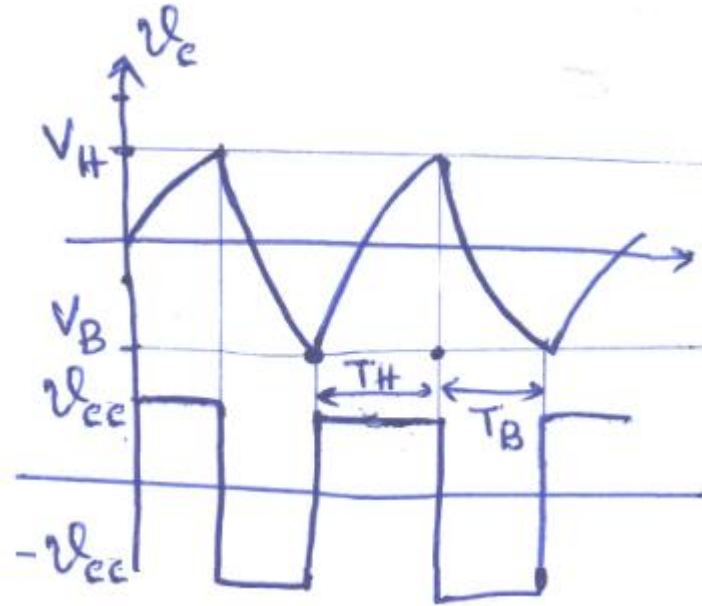
$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau}}$$

$$V_C = A + B \cdot e^{-\frac{t}{\tau}} \Rightarrow B = V_B - A$$

$$\begin{aligned} \text{à } t=0, V_C = V_B : V_C = V_B = A + B \cdot e^{-\frac{0}{\tau}} \\ \Rightarrow B = V_B - A \end{aligned}$$

$$\begin{aligned} \text{à } t \rightarrow \infty, V_C = V_{CC} : V_C = V_{CC} = A + B \cdot e^{-\frac{\infty}{\tau}} \\ \Rightarrow A = V_{CC} \end{aligned}$$

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau}}$$



2- Astable Avec AOP

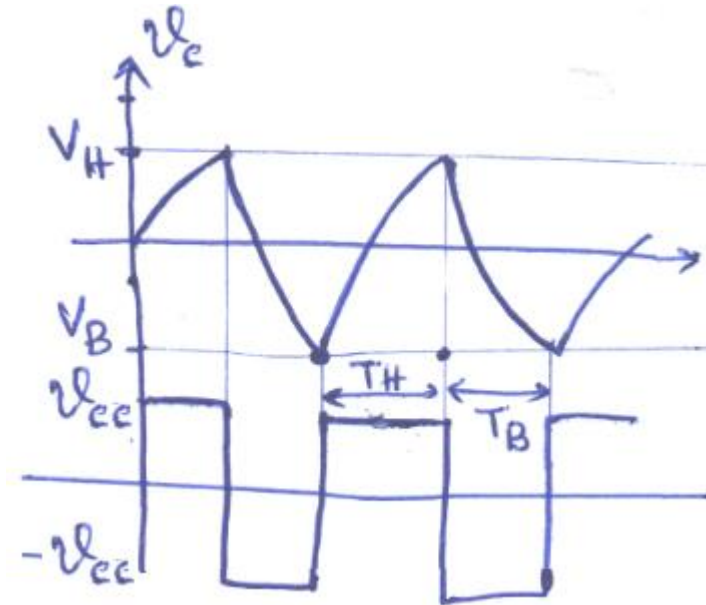
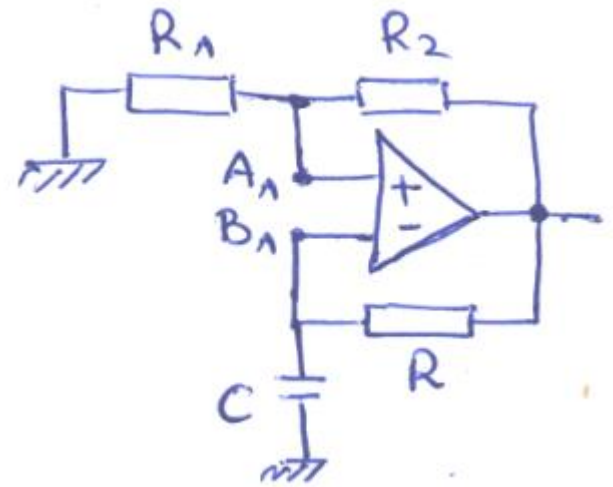
On remarque qu'on a un bouclage sur le positif ce qui donne une sortie qui n'est pas stable $+V_{CC}$ puis $-V_{CC}$ (astable).

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau}}$$

Calcul du temps T_H pour aller de V_B à V_H

$$V_H = + \frac{R_1}{R_1 + R_2} V_{CC}$$

$$V_B = - \frac{R_1}{R_1 + R_2} V_{CC}$$



2- Astable Avec AOP

On remarque qu'on a un bouclage sur le positif ce qui donne une sortie qui n'est pas stable $+V_{CC}$ puis $-V_{CC}$ (astable).

$$V_C = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{t}{\tau}}$$

Calcul du temps T_H pour aller de V_B à V_H

$$V_H = + \frac{R_1}{R_1 + R_2} V_{CC}$$

$$V_B = - \frac{R_1}{R_1 + R_2} V_{CC}$$

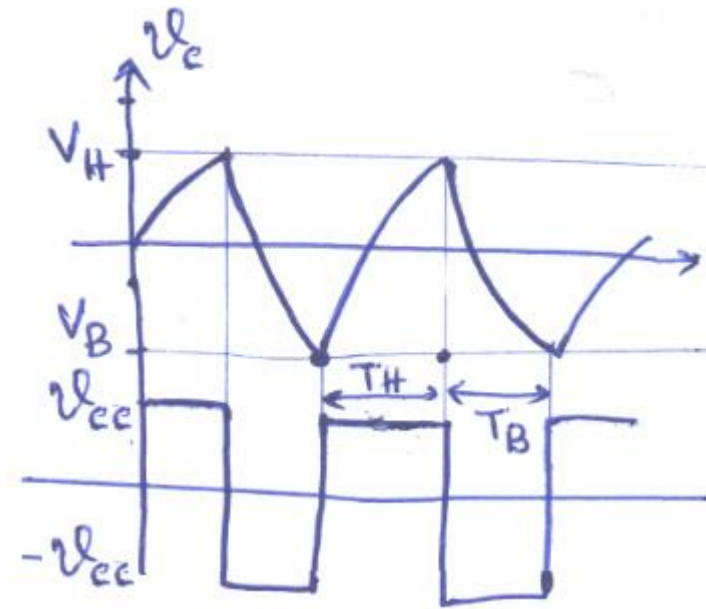
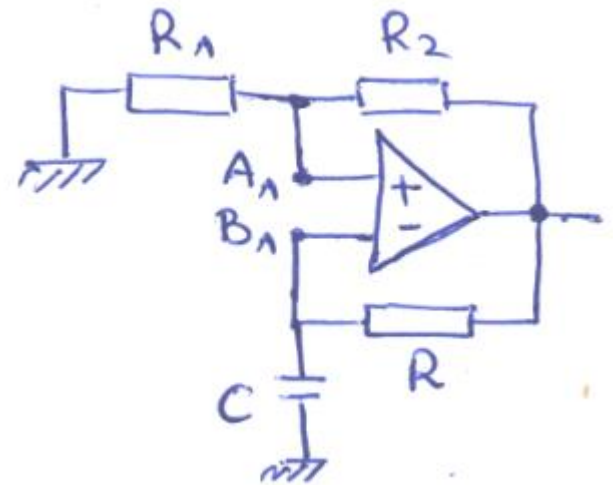
$$V_H = V_{CC} + (V_B - V_{CC}) \cdot e^{-\frac{T_H}{\tau}} \Rightarrow e^{-\frac{T_H}{\tau}} = \frac{V_{CC} - V_H}{V_{CC} - V_B}$$

$$\Rightarrow T_H = -\tau \cdot \ln \left(\frac{V_{CC} - V_H}{V_{CC} - V_B} \right) = -\tau \cdot \ln \left(\frac{2R_1 + R_2}{R_2} \right)$$

$$\Rightarrow T_H = R \cdot C \cdot \ln \left(1 + \frac{2R_1}{R_2} \right)$$

Par symétrie on a: $T_H = T_B$

$$\text{Donc : } T = T_H + T_B = 2 \cdot R \cdot C \cdot \ln \left(1 + \frac{2R_1}{R_2} \right)$$

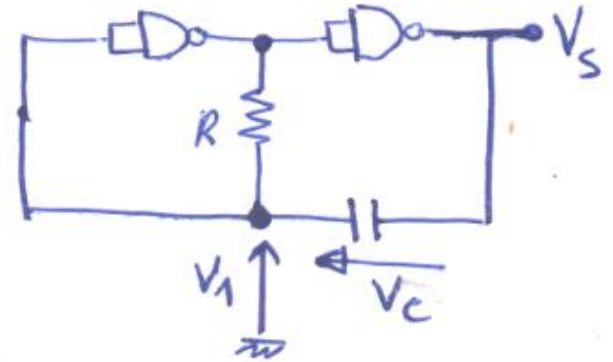


3- Astable avec les porte logiques

On peut utiliser des inverseurs ou tout autres porte logiques avec négation.

Les portes logiques bascules au seuil $V_{th} = V_{DD}/2$

Initialement, on a $V_C = 0$ le condensateur es $V_{th} = V_{DD}/2$



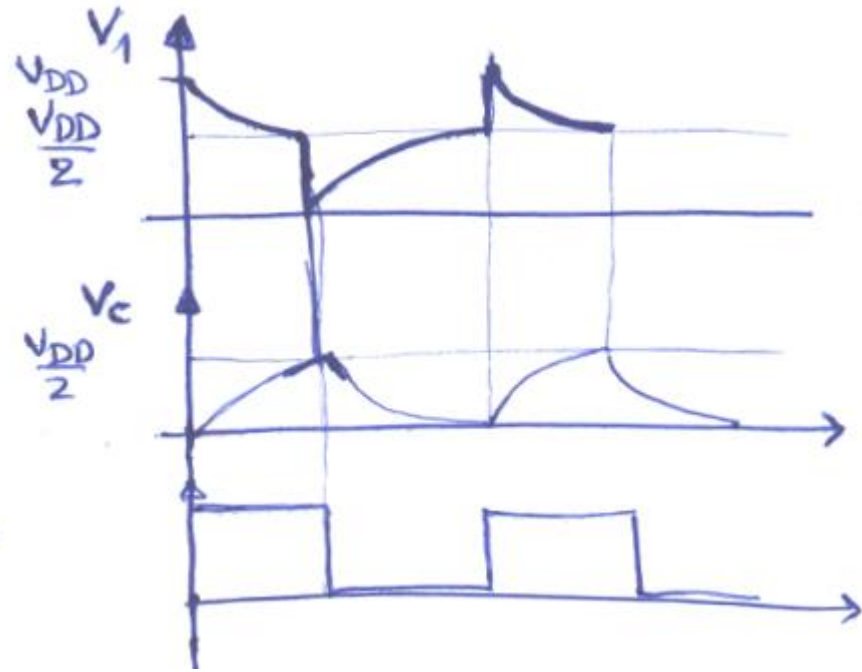
Initialement $V_C = 0$.

$$\Rightarrow V_S = V_{DD} \text{ et } V_1 = V_{DD}$$

→ la capacité se charge

⇒ V_1 diminue jusqu'à $\frac{V_{DD}}{2}$.

⇒ basculement → $V_1 = 0$.

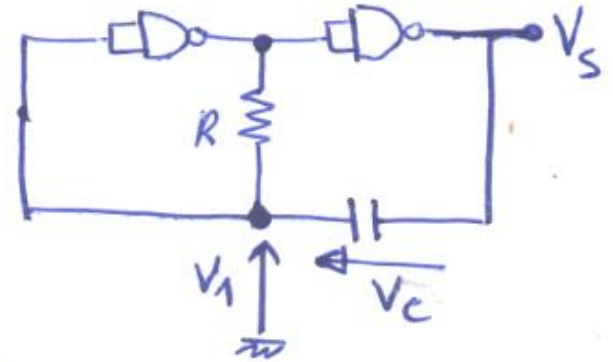


3- Astable avec les porte logiques

On peut utiliser des inverseurs ou tout autres porte logiques avec négation.

Les portes logiques bascules au seuil $V_{th} = V_{DD}/2$

Initialement, on a $V_C = 0$ le condensateur es $V_{th} = V_{DD}/2$



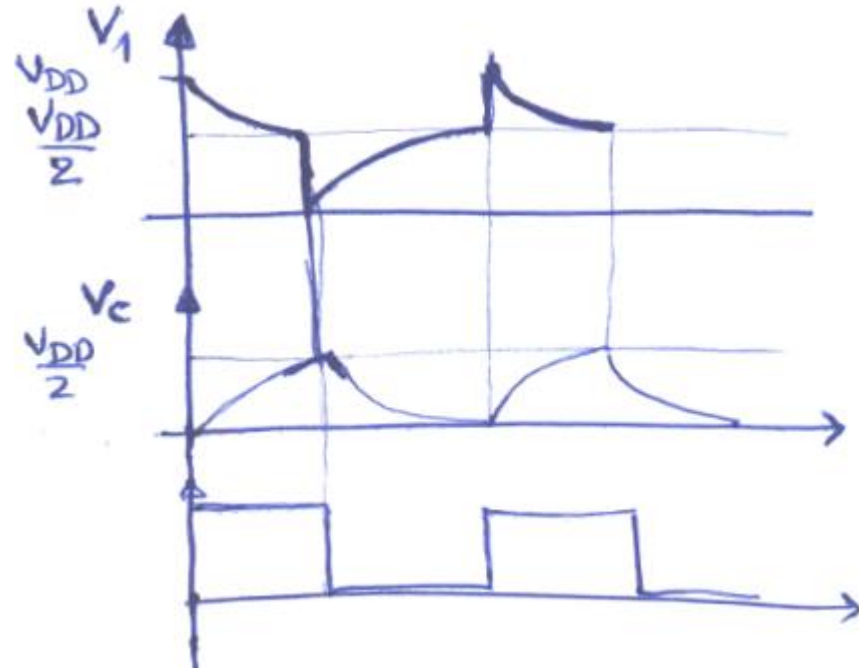
Initialement $V_C = 0$.

$$\Rightarrow V_S = V_{DD} \text{ et } V_1 = V_{DD}$$

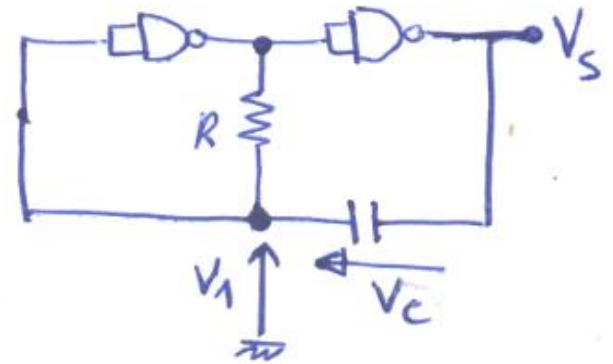
→ la capacité se charge

⇒ V_1 diminue jusqu'à $\frac{V_{DD}}{2}$.

⇒ basculement → $V_1 = 0$.



3- Astable avec les porte logiques



Calcul de la période:

$$V_B = 0 \text{ et } V_H = \frac{V_{DD}}{2}, \tau = RC.$$

$$V_C = A + B e^{-t/\tau} \quad \text{à } t=0 \quad V_C = 0 \text{ et } t \rightarrow \infty, V_C = V_{DD}$$

$$t=0 \quad V_C = A + B \Rightarrow \boxed{A = -B}$$

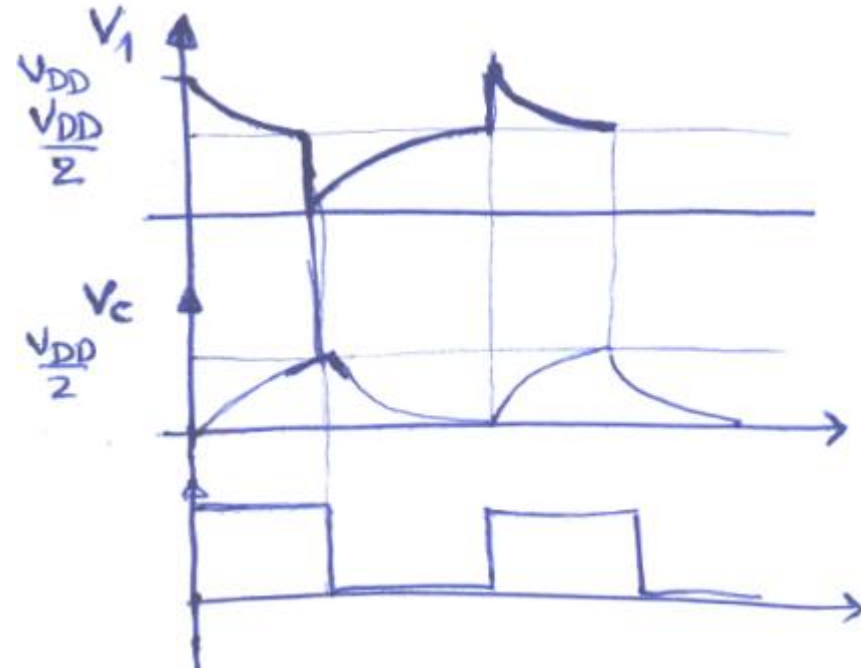
$$t \rightarrow \infty \quad V_{DD} = A. \Rightarrow B = -V_{DD}.$$

$$\boxed{V_C = V_{DD} - V_{DD} e^{-t/\tau}}.$$

Calcul de T_H pour atteindre $V_{DD}/2$.

$$\frac{V_{DD}}{2} = V_{DD} - V_{DD} \cdot e^{-T_H/\tau} \Rightarrow \boxed{T_H = \tau \cdot \ln 2}.$$

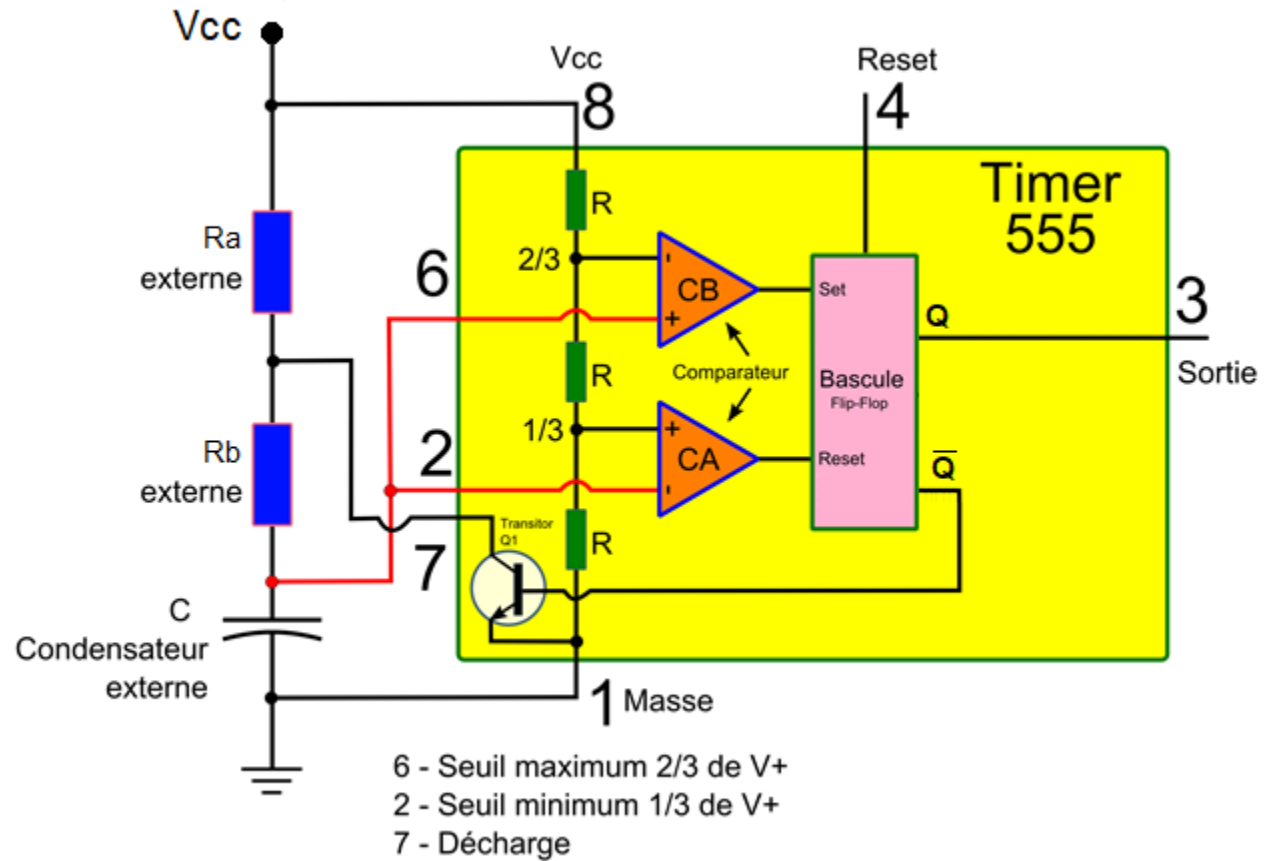
$$T_B = T_H. \text{ et } \boxed{T = 2\tau \cdot \ln 2 = 2 \cdot R \cdot C \cdot \ln 2}.$$



A retenir

ASTABLE

1. NE 555



$$T_H = \tau_1 \cdot \ln(2) = (R_a + R_b) \cdot C \cdot \ln(2)$$

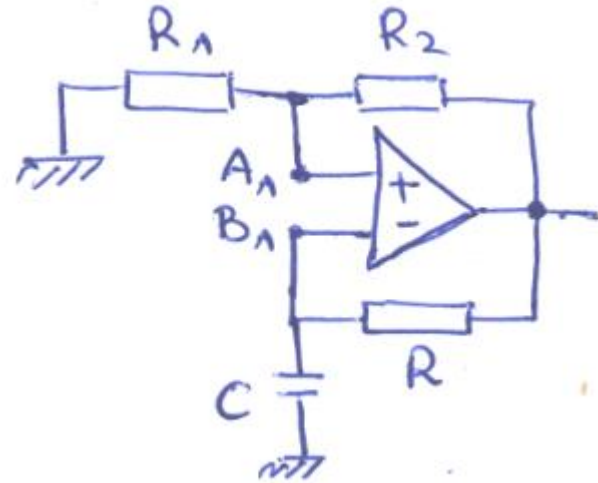
$$T_B = \tau_2 \cdot \ln(2) = R_b \cdot C \cdot \ln(2)$$

$$\Rightarrow T = T_H + T_B = (R_a + 2R_b) \cdot C \cdot \ln(2)$$

A retenir

ASTABLE

2. AOP



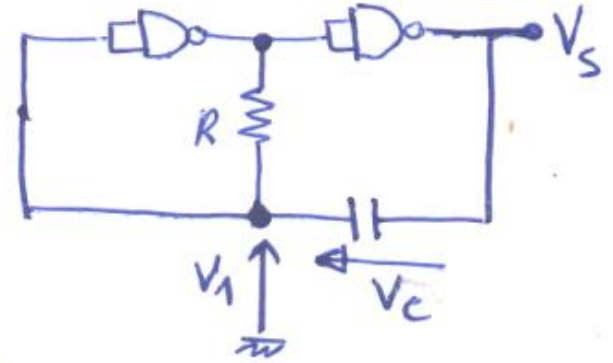
Par symétrie on a: $T_H = T_B$

Donc : $T = T_H + T_B = 2 \cdot R \cdot C \cdot \ln \left(1 + \frac{2R_1}{R_2} \right)$

A retenir

ASTABLE

3. Portes Logiques



Par symétrie on a: $T_H = T_B$

Donc : $T = T_H + T_B = 2 \cdot R \cdot C \cdot \ln(2)$